## Synapt i CAD 波形比較操作チュートリアル

(WaveFormer Pro/DataSheet Pro/TestBencher Pro/VeriLogger Pro/BugHunter Pro共通)

🕂 Diagram - ar	halyzerDa	ata.txt*					
Add Signal Add	Bus	Delay Setup	Sample	HIGH	LOW	TRI	VAL I
Add Clock Add	Spacer	Hold Text	Marker	-	2	5	¥
9.89n: <mark>9.89n</mark>	Ons	5ns	a a l	10ns	a a	15ns	; 
Test.pin1				$\sim$	Л	$ \square $	<u>-</u>
Test.pin1				$ \neg $	Л	Л	<u></u>
Test.pin2							-
Test.pin2				<u> </u>			
Test.pin3		/					<u>.</u>
Test.pin3	/						

波形比較機能はオプション機能となっています。

波形比較機能オプション名:Comparison。WaveFormer Pro G-series には標準装備。

波形比較機能により、2つの波形の比較や、同一波形上での個別信号同士の比較が可能となります。 「2つのシミュレーション結果同士の比較」、「ロジックアナライザとシミュレーション結果の比較」、など に波形比較機能を適用できます。このチュートリアルでは波形比較の具体的な操作方法について解説します。

このチュートリアルでは、SynaptiCADプログラムインストールフォルダ下の Exmaples¥TutorialFiles¥WaveFormComparisonフォルダの中にある以下のファイルを使用します (Windows版の場合、デフォルトインストールフォルダはC:¥SynaptiCADです):

K≤ singleSignalComparison.btim
K≤ simulationResults.vcd
K≤ analyzerData.txt
K≤ simulationResults\_offset.btim

1)信号を個別に比較する

SynaptiCADの信号タイプの一つに「Compare」信号があります。この信号タイプはシミュレーション信号結果と期待値との比較に使用する事ができます。

## 1.1)比較信号を作成

singleSignalComparison.btimを開きます。開いた波形は下図のようになっています:

	Diagram	- singleSigr	nalCo	omp	arisor	n.btim	*								
I	Add Signal [	Add Bus	D	lelay	Setup	Sample		HIGH	เก๋พ	TBL	VAL	INVal	WHI	win	н
I	Add Clock	Add Spacer	H	lold	Text	Marker		5	$\mathbb{R}^{\mathbb{Z}}$		Ϋ́		<u></u>	~	-0
	0.000ps	0.000p	S	Ons	s	, [ <sup>2</sup>	20 r	ıs	,  4	Ons	1 1	60n:	З — — —	, 180	)ns
	Signa	al_To_Comp	are				ſ					·	\		

Add Signal ボタンをクリックして、新規信号を波形へ追加します。

- ≤
  ≤

  新規信号(SIGO)をダブルクリックして「Signal Properties」ダイヤログを開きます。
- *K*≤ 信号名をSignal\_To\_Compare に設定します。
  注意:比較信号同士は同じ信号名にする必要があります。
- Signal Properties」ダイヤログの上部にある Compare ラジオボタンを選択します。

   注意:信号名が青色表示されます。
- 「Signal Properties」ダイヤログは開いたままにしておきます。

🗖 Diagram -	singleSignal	Comparisor	ı.btim*			 			
Add Signal A Add Clock A	dd Bus dd Spacer	Delay Setup Hold Text	Sample Marker	нісн Цо		NVal w	∰ ¥	10	H∢
46.85ns	36.35ns	Ons 💙	20	ns	40ns	60ns	I I	80r	ns
Signal_ Signal_	To_Compare	, <b> </b>				·····、 、-	Г		
Signa Nar	a <b>l Properties</b> ne: Signal_To Compare Drive O Sin	_Compare Analog Pri nulate	ops	Active L Grid Line	.ow s				

1.2)今追加した比較信号に、期待値波形を入力する

信号比較を行う為、今追加した信号に波形を入力します。ここでは式による波形入力を行います。

- Signal Properties」ダイヤログのWfm Eqn欄を、以下のように編集します:
  - 8ns=Z (3=1 7=0)\*5 7=H 10=L 6=V 8=X
- ≪ Wfm Eqn ボタンを押し、上記の式の波形を入力します。

≤
≤
≤
[Apply] [OK]ボタンを押し、「Signal Properties」ダイヤログを閉じます。

波形上に赤色表示される部分が現れました。この赤色表示の部分は、「トレランス=0」で設定した場合での、2信号波形間で検出された波形値の異なる部分です。

🕂 Diagram -	singleSigna	lComp	arisor	n.btim*								
Add Signal A	dd Bus	Delay	Setup	Sample	HIGH	LOW	TBL	VAL	INVal	WHI	w/n	HE2
Add Clock A	dd Spacer	Hold	Text	Marker		R.	$\Rightarrow$	Ψ		211	~	-
2.560ns	-7.936ns	0 <mark>n</mark> ;	3	,  20r	ns L L	4	Ons	3.3	60n:	s I I	, 180	)ns
Signal_	To_Compar	e				$\Box$	$\Box$		[	<u>ک</u>		
Signal_	To_Compar	e	<u>-</u> 7		<u>_</u>							

1.3)トレランスを使用した波形比較

各比較信号は±のトレランス値(差分許容値;+Tolerance、-Tolerance)を設定できます。トレランスの設定により比較に幅をもたせることができます。ここではトレランスを設定したうえで波形比較を行います。

トレランスを設定する信号を作成します:

≪ 赤色表示されている比較信号名 Signal\_To\_Compare をクリックして選択します。

幺≤ メニュー[Edit] [Copy Signals]を選択します。

- ≪ +Tolerance欄に2を設定します。

Clock:	Unclo	cked	• E	dge/Level:	pos	•
- Tol:	0	ns	$\leq$	F Tol:	2	ns
Clock E	nable:	Not U	sed 💌	Adva	nced Reç	jister

≪≪ 「Signal Properties」ダイヤログの[Compare]ボタンを押します。

トレランスを設定した信号と設定しなかった信号とでは、赤色表示の波形差分に1カ所違いが確認できます (75 ns 付近)。トレランスとして「+2ns」を設定したので、75ns 付近の波形では、差分表示が解消されて います。

ここでもし、トレランスとして「+3ns」を設定(下図の一番下の Signal\_To\_Compare) すると、80ns 以降

の差分以外は解消されてしまいます。

Diagram	- singleSignal	Comp	ariso	n.btim*								
Add Signal	Add Bus	Delay	Setup	Sample	HIGH	LOW	TRI	VAL	INVal	WHI	WLO	HE:
0.000ps	-9.98ns	On			)ns	4	lOns		60n:	s, ,	, 180	)ns
Signa	al_To_Compar	e —		Ú		Ĵ	Ŭ	Ĵ.	;	\		
Signa	al_To_Compar	e	-7 <mark>.</mark>						[]			
Signa	al_To_Compar	e	-7						[]]]			1020
Signa	al_To_Compar	e	$- \gamma$	$\_ \land$	$\Box \Delta$	$\_ \cap$			$\sum$			

上記ダイヤグラムの信号は上から、

オリジナル信号(黒色表示の信号)

トレランス=0

トレランス=+2

トレランス=+3

となっています。

2)波形同士を比較する

比較に使用される波形ダイヤグラムには、手入力で作成した波形の他に、ロジックアナライザからのデータ など、SynaptiCADでサポートされているデータフォーマットをインポートして作成する波形等があります。 このチュートリアルでは、「VCDフォーマット」と「Tektronixロジックアナライザで作成したスプレッドシ ートフォーマット」をそれぞれ SynaptiCAD にインポートし、SynaptiCAD の.btim フォーマットに保存して 両波形を比較してみます。

2.1) VCD データをインポートして.btimに保存する

ーつの.btim波形ウィンドウ上に、比較する2つの波形ファイルを結合させたうえで波形同士の比較を行い ます。まずはインポート対応可能なフォーマットを.btim ファイルに保存します。ここでは VCD ファイル を.btimに変換します。

≪≪ 開いたダイヤログの[ファイルの種類]プルダウンメニューから

[Verilog Value Change Dump (\*.dump, \*.vcd)]

を選択します。

≤≤ simulationResults.vcdを選択し[開く]ボタンを押します。

Import WaveForms			×
<u>A</u> vailable Signals:	S	ignals To <u>I</u> mport:	
All Signals	•	配 Selected Signals	

- ≤≤≤ [OK]ボタンを押し、VCDファイルをインポートします。
- ∠Z Zooms In や Zoom Fit ボタンを押し、見やすい波形表示倍率にします。

≤≤ メニュー[File] [Save As...]を選択します。

≪≪ 開いたダイヤログの[ファイルの種類]プルダウンメニューから

[Timing Diagram - Binary(\*.btim)]

を選択し、インポートした VCD ファイルを.btim ファイルとして保存します。

2.2) ロジックアナライザデータをインポートして.btimに保存する

続いて Tektronix 社口ジックアナライザのファイルをインポートします。

- ≪≪ 開いたダイヤログの[ファイルの種類]プルダウンメニューから
  - [Test Vector Spreadsheet(\*.txt)]
  - を選択します。
- ∞≤ analyzerData.txtを選択し、[開く]ボタンを押し、ファイルをインポートします。
- ≤≤≤ メニュー[File] [Save As...]を選択します。

2.3) 2つの波形を比較する

2つの波形ダイヤグラムを比較する際には、片方の波形(波形\_A)をもう一方の波形(波形\_B)へ比較信号 として取り込みます。

2つの波形信号の表示方法は、

「波形\_Aの信号群の下に波形\_Bの信号群を表示させる」

または

「波形\_Aの信号と波形\_Bの信号の、同名の信号を並べて表示させる(インターリーブ表示)」

を切り替える事ができます。

この表示切り替えは、メニュー[View] [Compare and Merge] [Interleave Compare and Merge Signals] オプションで切り替えます。[Interleave Compare and Merge Signals]にチェックが入っているとインター リープ表示となります。このチュートリアルではインターリープ表示を設定していると仮定しています。 2つの波形を比較します:

- ≪ 2.2)で取り込んだ analyzerData.bt im が既に開かれていることを確認します。
- メニュー[File] [Compare Timing Digram...]を選択し、開いたダイヤログの[ファイルの種類]
   プルダウンメニューから[Timing Diagram Binary(\*.btim)]を選択します。
- *K*≤ simulationResults.btim を選択し[開く]ボタンを押すと、 analyzerData.btim と simulationResults.btimが比較された波形ダイヤグラムが表示されます。

Add Signal Add	Bus	Delau	Setun	Sample	mou	1 and	TOU	
Add Clock Add	Spacer	Hold	Text	Marker	HIGH			
9.89n: <mark>9.89n</mark>	Ons		5ns	8.8	10ns	<u>a</u> a	15n:	5 
Test.pin1		$\sum$				$\sum$	Л	<u></u>
Test.pin1		Л	$\neg \mathcal{J}$	$\neg \int$		$ \square $	$\square$	<u>.</u>
Test.pin2								
Test.pin2					<u></u>			_
Test.pin3	2 0	<u></u>					<u> </u>	540 646
Test.pin3	/							

[Interleave Compare and Merge Signals]オプションが選択されている場合には、上図のように比較信号が 隣り合った状態で表示されます。

Test.pin2とTest.pin3が赤色表示されているのは、比較波形上に不一致が確認されたためです。

Tip:なんらかの理由により比較信号名が一致していない場合には、比較信号のインターリーブ表示が上手 くいかない場合があります。これはプログラム側で比較信号同士を正しく見つけることができないからです。 信号名の変更には、メニュー[Edit] [Search and Replace Signal Names]機能が便利です。編集対象と編 集内容をパタンで指定したり、プリフィックスやサフィックスを追加したりできます。 2.4)全ての比較信号のプロパティを変更する

2つの波形を比較する際に、全ての信号に対し同じトレランス値を設定したいことがよくあります。この場合には、個別に一つずつの信号の「Signal Properties」ダイヤログを設定することなく、一度に複数の比較信号のトレランスを設定する事もできます。

全ての比較信号に対し同じトレランスを設定する:

必必 メニュー[View] [Compare and Merge] [Edit Compare Signals]を選択します。
すると全ての比較信号が選択された状態で「Signal Properties」ダイヤログが開きます。
設定に不必要な信号がある場合には、その信号をクリックすれば個別に選択から外すこともで
きます。

≤≤ -Tolerance と 2ns に設定します。

Clock:	Unclo	cked	•	Edge/Level:	pos	-
- Tol:	2	ns	>	+ Tol:	0	ns

Diagram - an	alyzerData.txt*
Add Signal Add	Bus Delay Setup Sample HIGH LOW TRI VA
Add Llock Add	Spacer Hold Text Harker
5.17n: <mark>5.17n</mark>	Dns5ns10ns15ns
Test.pin1	
Test.pin1	
Test.pin2	
Test.pin2	
Test.pin3	
Test.pin3	

-Toleranceを設定したことで、Test.pin2 信号の不一致が解消されました。

続く操作の為に、ここで再度-Toleranceを Ons に戻して [Compare]ボタンを押してください。

2.5)波形比較の不一致レポート
 比較不一致のレポート方法には、次の3つがあります;
 (1)「Report」ウィンドウの[Differences]タブ
 (2)作業フォルダ下に保存されるタブ区切りフォーマットのテキストファイル
 (3)波形上のグラフィカル表示

(1)「Report」ウィンドウの[Differences]タブ

「Report」ウィンドウが表示されていない場合には、次の操作で「Report」ウィンドウを表示させます: メニュー[Windows] [Report Windows]

「Report」ウィンドウのDifferencesタブを選択すると比較不一致がレポートされています。

🚍 Report - Differences										
	Signal Name	Start Time	End Time	Reference S	Compare State					
0	Test.pin3	2.5	3	0	1					
1	Test.pin2	4	4.5	1	0					
2	Test.pin3	6.5	8	1	0					
3	Test.pin2	9	10.5	0	1					
s	imulation.log / waver	perl.log / Errors ) D	ifferences	ep /						

比較不一致箇所は一行ごとに、時間軸0から順にレポートされます。今回の例では、

Test.pin3 が最初にレポートされていて、2.5ns から 3ns の幅で不一致がレポートされています。また、

「**比較元(リファレンス)信号の値が0**」で「**比較(コンペア)信号が1**」というように実際の値もレポー トされます。

「Report」ウィンドウ上の**不一致レポートの行をダブルクリック**すると、「Diagram」ウィンドウで該当する 個所が**ハイライト表示**されます。

(2)作業フォルダ下に保存されるタブ区切りフォーマットのテキストファイル

上記(1)の内容は作業フォルダ下に「タブ区切りフォーマットのテキストファイル」としても保存されて います。ファイル名は「**く比較元(リファレンス)ファイル名>**\_diff.txt」で、今回の場合 analyzerData\_diff.txt となっています。

(3)波形上のグラフィカル表示

ツールバーにあるアイコンを利用して、不一致箇所をナビゲートできます。



ツールバーのアイコンは、左から

🦽 Compareボタン 🕗: 「Signal Properties」ダイヤログにある[Compare]ボタンと同じ機能です。

▲ 最初の不一致箇所へ移動ボタン (1): 0ns から最初の不一致箇所をハイライト表示させます。

≪≪ 一つ前の不一致箇所へ移動ボタン 【: 一つ前の不一致箇所をハイライト表示させます。

≪≪ 次の不一致箇所へ移動ボタン : 続く不一致箇所をハイライト表示させます。

≪ SetAllボタン こと較信号の全てを選択し「Signal Properties」 ダイヤログを開きます。

3)比較タイミングをクロックエッジとする

波形比較のタイミングをクロックエッジで指定してみます。

- 「Diagram」ウィンドウの[Add Clock]ボタンを押しクロックを追加します:

比較のタイミングをクロックエッジにします:

- Set 「Signal Properties」ダイヤログで Clock プルダウンメニューから CLK0 を、 Edge/Level プルダウンメニューから pos を選択します。
- ∠∠ [Compare]ボタン 2 を押すと、クロックエッジでの波形比較が行われます。

🕂 Diagram - an	alyzerData_Clocked.btim*
Add Signal Add	Bus Delay Setup Sample HIGH LOW TRI VA
9.00n: .328n	Ons  5ns  10ns  15ns
Test.pin1	
Test.pin1	
Test.pin2	
Test.pin2	
Test.pin3	
Test.pin3	
CLKO	h

波形比較の差分が2カ所となりました。CLK0の立ち上がりエッジにおいて、「Test.pin3の8ns」と「Test.pin2の10ns」に不一致が発生しています。

続いて比較クロックエッジを立ち下がりエッジで設定してみます:

- Signal Properties」ダイヤログで
   Clock プルダウンメニューから CLK0 を、
   Edge/Level プルダウンメニューから neg を選択します。
- ∠≤ [Compare]ボタンジを押すと、クロックエッジでの波形比較が行われます。

Clocked.btim*							
Add Signal Add	Bus	Delay Setup	Sample	HIGH	LOW	TRI	VAL
Add Clock Add	Spacer	Hold Text	Marker		1	4	Ý
.072n: <mark>.000p</mark>	Ons	<b>5</b> ns	9.9	10ns	1.1	15n:	в — — —
Test.pin1				$\square$	Л	$ \square $	
Test.pin1					Л	$\square$	<u></u>
Test.pin2							<u>.</u>
Test.pin2				<u> </u>			_
Test.pin3	10	<u>/</u>			J		_
Test.pin3					J	L	<u></u>
CLKO	h.	$\nabla \nabla$	$ \neg $	∩		J	J

波形比較の差分が別の2カ所となりました。CLK0の立ち下がりエッジにおいて、「Test.pin3の3ns」と「Test.pin2の7ns」に不一致が発生しています。

4)比較する2つの波形の時間軸を調整する

比較する波形間で時間軸の調整が必要な場合には、「Edit Waveform Edges」ダイヤログを使用すると便利で す。ここでは、比較する波形のうち片方にオフセットが存在する場合を扱ってみます。

≪≪ 今開いている波形ウィンドウがある場合には、それを閉じます。

≤
≤
≤
2.2)を参照して、analyzerData.txtを.bimファイルとしてインポートします。

波形は下図のようになります:

🕂 Diagram - an	alyzerDa	ta_offset.tx	t*								
Add Signal Add Add Clock Add	Bus Spacer	Delay Setup Hold Text	Sample Marker	HIGH				INVal ⊃œ	ЖĦ		H∢
5.56n: <mark>5.56n</mark>	Ons	5ns	10	ns	<u></u>  18	ōns	ā l	20ns	i i	25ns	a,
Test.pin1			$\nabla$								
Test.pin1				ſ					Л	$\square$	
Test.pin2										82	
Test.pin2											
Test.pin3						25				105	
Test.pin3											

今赤色表示されている比較信号には、比較するもう一方の波形と比べると 10ns 程度のオフセット時間が含まれます。このオフセットにより多くの波形不一致箇所がレポートされています。

オフセットによる不一致を解消するには、片方のオフセット時間を削るか、あるいはもう片方にもオフセッ ト時間を与える方法があります。ここではオフセット時間を削ってみます。

時間軸を調整する:

≤
≤
≤
「Diagram」ウィンドウで、比較信号名を全てクリックして選択します。

メニュー[Edit] [Edit Waveform Edges]を選択し、「Edit Waveform Edge」ダイヤログを表示
 します。

デフォルト設定では、波形全体が編集対象時間軸幅(Range:)として設定されています。

「Edit Waveform Edge」ダイヤログは「特定時間幅のエッジのクリア」や「エッジクリアと残りのエッジの シフト」、「エッジのシフト」などに利用できます。

ここでは比較信号の最初にオフセットがあるので、これを削除し全体をシフトさせてみます。

- - また To:欄に 27ns が設定されていることを確認します。
- 🖉 [Edge Time Equation]欄に「\$time ? 10」と入力します。

Note:「Diagram」ウィンドウで編集対象の信号を選択せずに、この作業を行うと、全信号が編 集対象となってしまいます。

≪ ツールバーより Compare ボタン<mark>ジ</mark>を押します。

この操作により波形は下図のように表示されます:

37.70ns	37.70ns	Dns5ns10ns15ns
	Test.pin1	
	Test.pin1	
	Test.pin2	
	Test.pin2	
	Test.pin3	
	Test.pin3	

Tip:波形エッジの編集に用いた「Edit Waveform Edge」ダイヤログの詳しい機能に関しては、オンライン マニュアルの「1.7章 Editing Waveform Edges from an Equation」をご参照ください。

5)まとめ

ここでは、Comparisonオプション機能により以下の機能について確認しました。

≪≪ 個別に2つの信号を比較

≪≪ 2つの波形同士を比較

∞∞ トレランスの設定により「差分の誤差を設定」

∞∞ クロックエッジのタイミングで波形を比較

≪≪ オフセットが存在する場合の「波形エッジのシフト編集」