

回路図エディタ + SPICEsim + MCUsim + VHDLsim + RFsim & PCBレイアウト

TINA Design Suite Pro/Edu

高度な仮想実験室を提供 — プロの設計を効率化、学生の理解を促進

日本語版有

高機能、低価格

快適な回路図編集とシミュレーション

- ✓ 直感的な操作でマニュアル不要の回路入力
- ✓ アナログ、デジタル、ミックス回路のシミュレーション～ Spice 3F5 / Xspice
- ✓ 仮想計測器とマルチメディア部品
- ✓ VHDLシミュレーション
- ✓ PICなどMCUとの協調シミュレーションとコードデバッグ
- ✓ 交流理論フェーザベクター・シミュレーション
- ✓ スミスチャートでインピーダンス軌跡など豊富なRF特性表現
- ✓ シンボリック解析 (sドメイン)
- ✓ 組み込まれたPCBレイアウトへの自動渡し
- ✓ 多くの独自解析～最適化解析、ステディステート解析...

PCB自動配置&自動レイアウト

- ✓ 自動配置と高速高密度ルータ
- ✓ デザインルールチェック
- ✓ リアルタイム・ラツツネスト
- ✓ ミリ/インチ切り替え
- ✓ 片面、両面、多層のボードのサポート
- ✓ 3Dビュー
- ✓ Garber274-X出力

(開発元) **DesignSoft**