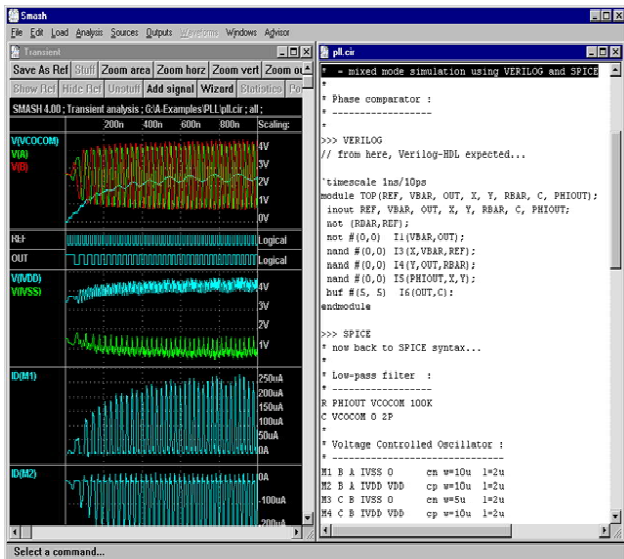


# SMASH

for *Mixed-Signal Analog and Logic simulation*

万能モデリング&高速シミュレーション



◇ 豊富なトランジスタモデル( BSIM3 Level 8,49 BSIM4 ...) -> IC設計シミュレーション  
Transient Noise解析、Jitter解析、  
イールド予測解析、ダイナミックERC解析  
設計の効率化と歩留まり向上

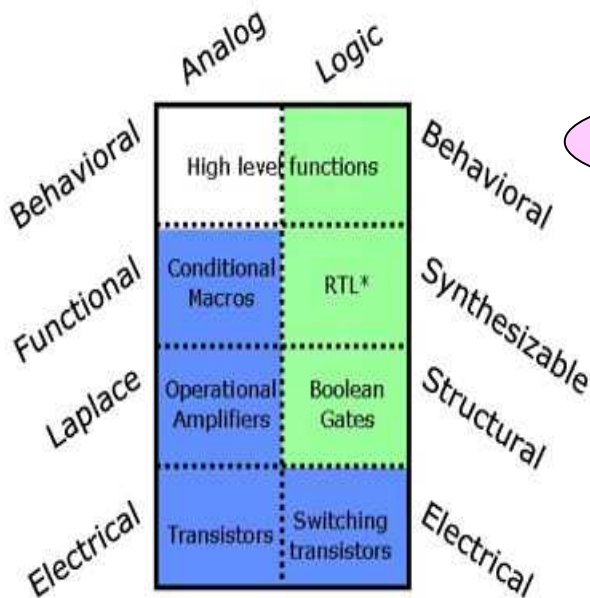
◇ ADミックス統合シミュレーション機能  
-> SoC設計シミュレーション

◇ ディスクリート、Opamp、標準ロジックのモデル  
-> PCB基板シミュレーション

◇ MEMSモデル  
-> マイクロアクチュエータ・シミュレーション

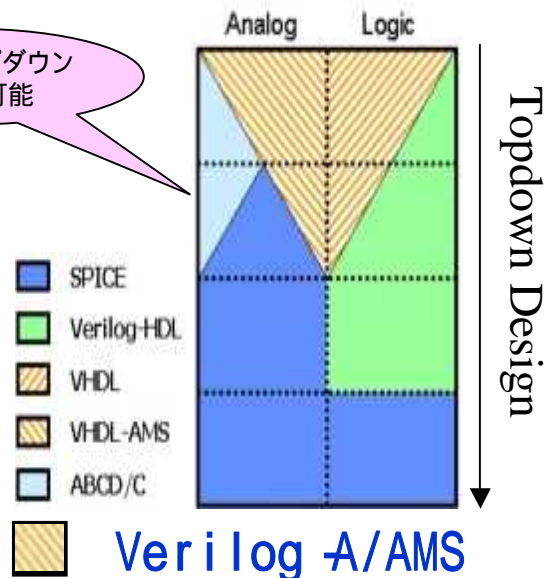
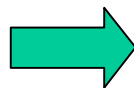
◇ 高速化アルゴリズム SWIFT  
-> ペナルティ1% 速度2倍以上

◇ 高度抽象度モデリング機能(電気、機械....)  
-> システム・シミュレーション



AD混在トップダウン設計が可能

SMASH



回路図インターフェース: クロスプロ - ピング  
Laker AMS, Cadense Composer

走行プラットフォーム: Windows, Solaris(Sparc), Linux(X86)